Tecks独自開発、キャッシュ付 RISC-V 64Bit IPコア

1万円~のZilinx FPGAで動作する

RISC-V 64Bit + Cache (I:16KB D:16KB)

弊社のIP使用と記載いただければ、1コア 10円のライセンス料で使用可能 1万個以上は値引き有

秋月で1万円のSpartanでも動作します。 5~6万円のZyng MPSoC FPGAでも動作します

Papilio Pro LX9(FPGA Spartan 6 LX 開発ボード)









Xilinx社 Spartan 6 LXの開発ボードです。オープンソースFPGAを簡単に評価、開発することができます。